

## PATENT ABSTRACTS OF JAPAN

(11)Publication number : 09-308261

(43)Date of publication of application : 28.11.1997

(51)Int.Cl.

H02M 7/48  
G01R 19/00  
H02H 3/087  
H02H 7/20  
H02M 3/00  
H02P 3/08

(21)Application number : 08-125006

(71)Applicant : DENSO CORP

(22)Date of filing : 20.05.1996

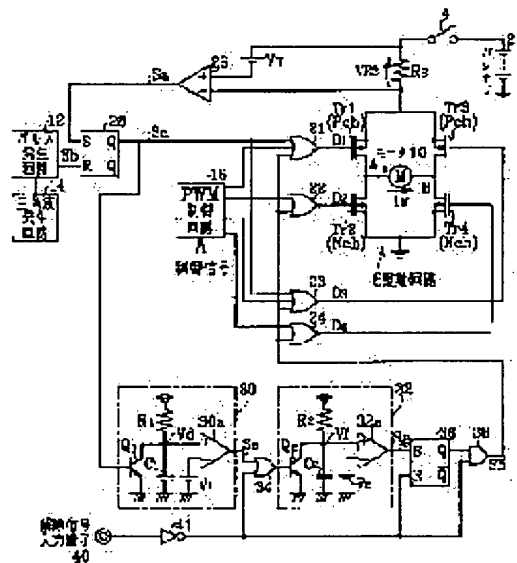
(72)Inventor : ITO HAJIME

## (54) OVER-CURRENT PROTECTION CIRCUIT

## (57)Abstract:

PROBLEM TO BE SOLVED: To hold a switching element in the off-state by judging an irregular short circuit of the feeding path from the operating condition (operation frequency) of over-current protection.

SOLUTION: This circuit protects, when a comparator 26 detects an over-current, transistors Tr1, Tr3 from over-current, by outputting a power feeding cutoff signal Sc only for the preset period from an RS flip-flop 28 to forcibly turn off the transistors Tr1, Tr3. In this case, when the RS flip-flop 28 outputs the power feeding cutoff signal Sc, the subsequent elapsed time is metered by an operation frequency monitoring timer 32. When the elapsed time reaches the preset monitoring time, the transistors Tr1 to Tr4 are held in the off-state. Meanwhile, the RS flip-flop 28 stops outputting the power feeding cutoff signal Sc, the elapsed time until output of the next power feeding cutoff signal Sc is metered with an operation frequency monitoring canceling timer 30 and when such elapsed time reaches the canceling time, the operation frequency monitoring timer 32 is reset.



(9) 日本国特許庁 ( P )

(12) 公 開 特 許 公 報 ( A )

(11) 特許公開番号

特開平9-308261

(43) 公開日 平成 9 年 (1997) 11 月 28 日

(51) Int. Cl. <sup>4</sup>	識別記号	庁内整理番号	F I	技術分野箇所
H 0 2 M 7/48		9181-SH	H 0 2 M 7/48	M
G 0 1 R 19/00			G 0 1 R 19/00	H
H 0 2 H 3/087			H 0 2 H 3/087	
7/20			7/20	D
H 0 2 M 3/00			H 0 2 M 3/00	C
審査請求 未請求 請求項の数 3 O L (全 15 頁) 最終頁に続く				

(21) 出願番号 特願平8-125006

(71) 出願人 000004260 株式会社デジコン

(22) 出願日 平成 8 年 (1996) 5 月 20 日

愛知県名古屋昭和町1丁目1 番地

(72) 発明者 伊藤 一

愛知県名古屋市昭和町1丁目1 番地 日本電

装株式会社内

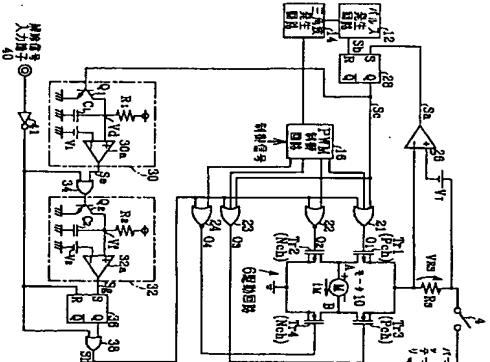
(74) 代理人 弁理士 足立 勉

(54) [発明の名称] 過電流保護回路

(57) [要約]

【課題】 過電流保護の動作状態 ( 頻度 ) から通電経路の短絡異常を確実に判定して、スイッチング素子をオフ状態に保持できるようにする。

【解決手段】 コンパレータ26にて過電流を検出すると、RSフリップフロップ28から所定時間だけ通電遮断信号Scを出力して、トランジスタTr1、Tr3を過電流から保護する過電流保護回路において、RSフリップフロップ28から通電遮断信号Scが出力されると、その後の経過時間を頻度監視タイマ32で計時し、その経過時間が監視時間に達すると、トランジスタTr1〜Tr4をオフ状態に保持する。一方、RSフリップフロップ28からの通電遮断信号Scの出力が停止されると、次に通電遮断信号Scが出力されるまでの経過時間を頻度監視解除タイマ30にて計時し、その経過時間が解除時間に達した際には、頻度監視タイマ32をリセットする。



【特許請求の範囲】

【請求項1】 電気負荷の通電経路を通過、遮断するスイッチング素子に流れる所定電流値以上の過電流を検出する検出手段と、

該検出手段にて過電流が検出されると、所定の保護時間だけ前記スイッチング素子を強制的にオンする保護手段と、

該保護手段が前記スイッチング素子をオンする頻度を監視し、該頻度が所定割合以上に大きくなると、前記スイッチング素子を強制的にオフして、該オフ状態を保持する頻度監視手段と、

を備えた過電流保護回路において、

前記頻度監視手段が、

前記保護手段が前記スイッチング素子を一旦オフすると、その後の経過時間を計時し、該経過時間が予め設定された経過時間に達すると、前記スイッチング素子をオフ状態に保持する保持指令を発生する第1のタイマ手段と、

前記保護手段が前記保護時間の経過に伴い前記スイッチング素子を強制的にオンする指令を解除する度に、その後、前記検出手段にて過電流が検出されるまでの正常時の経過時間を計時し、該正常時の経過時間が、前記監視時間から前記保護時間を減じた時間よりも短い所定の解除時間に達したときに、前記第1のタイマ手段をリセットして該第1のタイマ手段による計時を停止させる第2のタイマ手段と、

前記第1のタイマ手段からの保持指令により前記スイッチング素子をオンして、該オフ状態を保持する保持手段と、

を備えたことを特徴とする過電流保護回路。

【請求項2】 過電流保護回路は、前記スイッチング素子をアナログ幅変調信号にてオン、オフさせて前記電気負荷をオン、オフする駆動装置に取付けられ、

前記保護手段は、該駆動装置において前記アナログ幅変調信号を生成するのに使用される一定前期のクロック信号に基づき、前記スイッチング素子を強制的にオンした後のオフ状態の解除タイミングを設定することを特徴とする請求項1に記載の過電流保護回路。

【請求項3】 過電流保護回路は、前記スイッチング素子として、前記電気負荷への給電用2端子と直流電源の正極側との間に夫々設けられた一対の正極側スイッチング素子と、該給電用2端子と直流電源の負極側との間に夫々設けられた一対の負極側スイッチング素子とを備え、正極側及び負極側の各一対のスイッチング素子のオン状態の組み合わせにより、前記電気負荷に流れる電流方向を双方方向に切り換え可能な駆動装置に取付けられ、

前記検出手段は、前記一対の正極側スイッチング素子のいずれかに流れる過電流を検出する正極側検出手段と、前記一対の負極側スイッチング素子のいずれかに流れる過電流を検出する負極側検出手段と、からなり、

前記保護手段は、前記正極側検出手段にて過電流が検出されると前記一対の正極側スイッチング素子を前記保護時間だけ強制的にオンする正極側保護手段と、前記負極側検出手段にて過電流が検出されると前記一対の負極側スイッチング素子を前記保護時間だけ強制的にオンする負極側保護手段と、からなり、

前記頻度監視手段において、前記第1のタイマ手段は、前記正極側保護手段及び負極側保護手段の少なくとも一方がスイッチング素子を一旦オフした後の経過時間を計時し、前記第2のタイマ手段は、前記スイッチング素子の強制オフ解除後に前記正極側保護手段及び負極側保護手段のいずれかで過電流が検出されるまでの経過時間を計時することを特徴とする請求項1又は請求項2に記載の過電流保護回路。

【発明の発明者】

【0001】

【発明の属する技術分野】 本発明は、電気負荷をその通電経路に取付けたトランジスタ等のスイッチング素子をオン、オフさせて駆動する駆動装置において、スイッチング素子に流れる過電流を検出してスイッチング素子を強制的にオンすることにより、スイッチング素子を過電流から保護する過電流保護回路に関する。

【0002】

【従来の技術】 従来より、例えば特開平5-300731号公報に開示されているように、電気負荷の通電経路に取付けた駆動装置の両端電圧からトランジスタを通過して電流が流れる電流を検出し、その検出電流が所定値以上の過電流になると、一定時間、トランジスタを強制的にオフして、トランジスタを過電流から保護すると共に、このようにした過電流保護の動作状態を監視して、過電流保護（つまりトランジスタの強制オフ）が頻繁に実行された場合には、トランジスタをオフ状態に保持して、トランジスタが再びオンされるのを禁止する過電流保護回路が知られている。

【0003】 この種の過電流保護回路は、過電流を検出した時点でトランジスタをオフ状態に保持するようにすると、ノイズ等によって電気負荷の通電経路が一時的に過電流が流れたような場合であっても、電気負荷を駆動することができなくなってしまうことから、過電流の検出時には、所定の保護時間だけトランジスタを強制的にオフし、こうした強制オフの実行頻度を頻度監視回路にて監視し、その頻度が所定割合以上に達したときに、電気負荷の通電経路に短絡等の異常が生じていると判断して、トランジスタをオフ状態に保持するようにしているのである。

【0004】

【発明が解決しようとする課題】 ところが、従来の頻度監視回路は、過電流を検出してトランジスタを強制オフしている保護期間内にコンデンサを所定の充電率で数回充電し、トランジスタの強制オフが解除された復帰期



A、Bに正電圧を加するためのもの（正極側スイッチング素子）であり、そのソースは、電流検出用の抵抗器R<sub>s</sub>及びイグニッションスイッチ4を介して、バッテリー2の正極端子に接続されている。また、トランジスタT<sub>1</sub>2、T<sub>1</sub>4は、矢次、端子A、Bに負電圧を印加するためのもの（負極側スイッチング素子）であり、そのソースは、バッテリー2の負極端子と同電位のグランドライン（以下GNDという）に接続されている。即ち、DCモータ10には、これら4個のトランジスタT<sub>1</sub>1〜T<sub>1</sub>4からなるHブリッジ型の駆動回路6が備えられている。

【0027】このようHブリッジ型の駆動回路6では、全トランジスタT<sub>1</sub>1〜T<sub>1</sub>4がオフ状態であるときに、端子Aに接続された正極側のトランジスタT<sub>1</sub>1と、端子Bに接続された負極側のトランジスタT<sub>1</sub>4を同時にオンすれば、DCモータ10に対して端子Aから端子B側に電流を流して、DCモータ10を一方方向に回転させることができ、逆に端子Bに接続された正極側のトランジスタT<sub>1</sub>3と、端子Aに接続された負極側のトランジスタT<sub>1</sub>2とを同時にオンすれば、DCモータ10に対して端子Bから端子A側に電流を流して、DCモータ10を逆方向に回転させることができる。また本実施例では、DCモータ10の通電遮断時には、スロットルバルブが、前述の4本によってアクセルペダルの踏込量に応じた最大開度まで開弁され、DCモータ10の回転位置もその位置に保持される。

【0028】このため、本実施例では、スロットル開度を制御する際には、バルブの付勢力に抗してスロットルバルブを閉方向に駆動するために、DCモータ10に、図1矢印で示す一定方向（端子Aから端子B方向）にのみモータ電流i<sub>M</sub>を流すようにされている。またDCモータ10の回転位置（遅い）はスロットル開度）を制御するには、モータ電流i<sub>M</sub>を制御すればよいため、本実施例におけるDCモータ10の駆動制御は、上記4個のトランジスタT<sub>1</sub>1〜T<sub>1</sub>4の内、端子Aに接続された正極側のトランジスタT<sub>1</sub>1をオン状態、負極側のトランジスタT<sub>1</sub>2をオフ状態に夫々保持し、端子Bに接続された負極側のトランジスタT<sub>1</sub>4と正極側のトランジスタT<sub>1</sub>3とのオン・オフ状態を交互に切り換えることにより行なわれる。

【0029】つまり、PチャネルのトランジスタT<sub>1</sub>1、T<sub>1</sub>3は、ゲートに入力される駆動信号O<sub>1</sub>、O<sub>3</sub>がLowレベルであるときにオン状態となり、NチャネルのトランジスタT<sub>1</sub>2、T<sub>1</sub>4は、ゲートに入力される駆動信号O<sub>2</sub>、O<sub>4</sub>がHighレベルであるときにオン状態となる。そこで、本実施例では、図2に示す如く（正常の例を参照）、トランジスタT<sub>1</sub>1、T<sub>1</sub>2の駆動信号O<sub>1</sub>、O<sub>2</sub>と共にLowレベルに保持することにより、トランジスタT<sub>1</sub>3をオン状態、トランジスタT<sub>1</sub>2をオフ状態にし、トランジスタT<sub>1</sub>3、T<sub>1</sub>4には、自励スロットル開度に応じてデューティ制御した同レベルの駆動信号O<sub>3</sub>、O<sub>4</sub>を入

力することにより、トランジスタT<sub>1</sub>3、T<sub>1</sub>4のオン・オフ状態を交互に反転させる。

【0030】この結果、駆動信号O<sub>3</sub>、O<sub>4</sub>がHighレベルとなり、トランジスタT<sub>1</sub>3がオフ、トランジスタT<sub>1</sub>4がオン状態となった際には、モータ電流i<sub>M</sub>が上昇し、駆動信号O<sub>3</sub>、O<sub>4</sub>がLowレベルとなり、トランジスタT<sub>1</sub>3がオン、トランジスタT<sub>1</sub>4がオフ状態となった際には、DCモータ10に蓄積された磁気エネルギーによりトランジスタT<sub>1</sub>3、T<sub>1</sub>4、DCモータ10の閉回路に再生電流が流れて、モータ電流i<sub>M</sub>は減衰し、最終的にはモータ電流i<sub>M</sub>が零になる。そして、DCモータ10には、トランジスタT<sub>1</sub>4のオン/オフ時間の比率（デューティ比）に応じたトルクが発生し、DCモータ10（延いてはスロットルバルブ）は、この発生トルクと4本の付勢力とが釣り合った位置に制御される。

【0031】次に、こうしたスロットル制御のための各トランジスタT<sub>1</sub>1〜T<sub>1</sub>4の駆動信号O<sub>1</sub>〜O<sub>4</sub>は、図示しないエンジン制御回路から自励スロットル開度を表わす制御信号を受け、この制御信号と三角波発生回路14にて生成された三角波とを比較することにより、バルブ駆動信号（PWM信号）を発生する、PWM制御回路16により生成される。

【0032】そして、本実施例では、各トランジスタT<sub>1</sub>1〜T<sub>1</sub>4を通電流から保護するために、PWM制御回路16にて生成されたPWM信号をそのままとランジスタT<sub>1</sub>1〜T<sub>1</sub>4の駆動信号O<sub>1</sub>〜O<sub>4</sub>とするのではなく、トランジスタT<sub>1</sub>1、T<sub>1</sub>3に対しては、PWM制御回路16にて生成されたPWM信号をOR回路21、23を介して入力し、トランジスタT<sub>1</sub>2、T<sub>1</sub>4に対しては、PWM制御回路16にて生成されたPWM信号をNOR回路22、24を介して入力する。

【0033】つまり、本実施例では、PWM制御回路16から各トランジスタT<sub>1</sub>1〜T<sub>1</sub>4に至る駆動信号入力系に、OR回路21、23或いはNOR回路22、24を設けることにより、後述の過電流保護回路から出力されるHighレベルの過電流駆動信号をこれら各回路21〜24に入力して、各トランジスタT<sub>1</sub>1〜T<sub>1</sub>4を強制的にオフすることができるようにされている。

【0034】またこのように、PWM制御回路16から各トランジスタT<sub>1</sub>1〜T<sub>1</sub>4への駆動信号入力系には、OR回路21、23やNOR回路22、24が設けられているため、PWM制御回路16は、通電遮断信号がLowレベルであるときに、これら各回路21〜24から出力される駆動信号O<sub>1</sub>〜O<sub>4</sub>が図2の正常の例に示したように変化するよう、PWM信号を生成する。即ち、PWM制御回路16は、トランジスタをオン状態にする際にはLowレベルとなり、オフ状態にする際にはHighレベルとなるPWM信号を発生し、正常時に各トランジスタT<sub>1</sub>1〜T<sub>1</sub>4に入力される駆動信号O<sub>1</sub>〜O<sub>4</sub>を図2に示したように変化する。

【0035】次に、本実施例のDCモータ10の駆動装置には、コンパレータ26、RSフリップフロップ28、頻度監視解除タイマ30、頻度監視タイマ32、RSフリップフロップ36からなる過電流保護回路が備えられている。コンパレータ26は、本発明の検出手段に相当するものであり、バッテリー2の正極端子からDCモータ10に至る通電経路に設けられた抵抗器R<sub>s</sub>の両端電圧V<sub>RS</sub>と、過電流判定定数を用いた基準電圧V<sub>T</sub>とを比較し、V<sub>RS</sub>≧V<sub>T</sub>であるときに、トランジスタT<sub>1</sub>1又はT<sub>1</sub>3に過電流が流れたと判断して、Highレベルの検出信号S<sub>a</sub>を発生する。

【0036】次に、RSフリップフロップ28は、本発明の保護手段に相当するものであり、そのセット端子Sには、コンパレータ26からの検出信号S<sub>a</sub>が入力される。そして、RSフリップフロップ28は、この検出信号S<sub>a</sub>によりセットされる、出力端子QからHighレベルの通電遮断信号S<sub>c</sub>を発生し、これをOR回路21、23に出力することにより、トランジスタT<sub>1</sub>1、T<sub>1</sub>3を強制的にオフさせる。

【0037】また、RSフリップフロップ28のリセット端子Rには、バルブ発生回路12からのパルス信号S<sub>b</sub>が入力され、RSフリップフロップ28は、このパルス信号S<sub>b</sub>を受けると、通電遮断信号S<sub>c</sub>の出力を停止する。なお、バルブ発生回路12は、三角波発生回路14にて三角波を発生するのて使用される内部クロックを利用して、PWM信号に同期したパルス信号S<sub>b</sub>を生成する。

【0038】次に、頻度監視解除タイマ30は、本発明の頻度監視手段を構成する第2のタイマ手段に相当するものであり、充放電用のコンデンサC1と、内部の電源電圧（定電圧）を受けて、コンデンサC1を一定の時間数にて充電する抵抗器R1と、コンデンサC1の両端電圧V<sub>d</sub>と基準電圧V<sub>1</sub>とを比較し、コンデンサC1の両端電圧V<sub>d</sub>が基準電圧V<sub>1</sub>以上であるときに、Highレベルのリセット信号S<sub>e</sub>を出力するコンパレータ30aと、RSフリップフロップ28からの通電遮断信号S<sub>c</sub>（Highレベル）を受けるとオン状態となり、コンデンサC1に蓄積された電荷を放電させるNPN型バイポーラトランジスタ（以下単にトランジスタという）Q1とから構成されている。

【0039】従って、この頻度監視解除タイマ30では、RSフリップフロップ28から通電遮断信号S<sub>c</sub>（Highレベル）が出力されて、トランジスタT<sub>1</sub>1、T<sub>1</sub>3が強制的にオフされているときに、トランジスタQ1がオンして、コンデンサC1が放電され、RSフリップフロップ28からの通電遮断信号S<sub>c</sub>（Highレベル）の出力が停止され、トランジスタT<sub>1</sub>1、T<sub>1</sub>3の強制オフが解除されると、トランジスタQ1がオフして、コンデンサC1が一定の時間数にて充電される。

【0040】そして、このコンデンサC1の充電時に、

コンデンサC1の両端電圧V<sub>d</sub>が基準電圧V<sub>1</sub>に達するまでの間は、コンパレータ30aからLowレベルのリセット信号S<sub>e</sub>が出力され、コンデンサC1の両端電圧V<sub>d</sub>が基準電圧V<sub>1</sub>に達すると（検出すれば、コンデンサC1の充電時間が基準電圧V<sub>1</sub>に対応した解除時間に達すると）、コンパレータ30aからHighレベルのリセット信号S<sub>e</sub>が出力される。

【0041】なお、このリセット信号S<sub>e</sub>は、OR回路34の一方の入力端子に入力される。また、OR回路34の他方の入力端子には、解除信号入力端子4.0及びN-OT回路4.1を介して外部からの解除信号がNOT回路4.1を介して入力される。そして、OR回路34は、これら2つの入力端子に入力されたリセット信号S<sub>e</sub>及び解除信号の内、少なくとも一方がHighレベルであると、コンデンサC2に蓄積された電荷を放電させるとなり、コンデンサC2に蓄積された電荷を放電させるNPN型バイポーラトランジスタ（以下単にトランジスタという）Q2とから構成されている。

【0042】次に頻度監視タイマ32は、本発明の頻度監視手段を構成する第1のタイマ手段に相当するものであり、充放電用のコンデンサC2と、内部の電源電圧（定電圧）を受けて、コンデンサC2を一定の時間数にて充電する抵抗器R2と、コンデンサC2の両端電圧V<sub>f</sub>と基準電圧V2とを比較し、コンデンサC2の両端電圧V<sub>f</sub>が基準電圧V2以上であるときに、Highレベルの保持信号S<sub>g</sub>を出力するコンパレータ32aと、OR回路34からの入力信号がHighレベルであるときオン状態となり、コンデンサC2に蓄積された電荷を放電させるNPN型バイポーラトランジスタ（以下単にトランジスタという）Q2とから構成されている。

【0043】従って、この頻度監視タイマ32では、頻度監視解除タイマ30からHighレベルのリセット信号S<sub>e</sub>が出力されるか、外部から解除信号入力端子4.0にLowレベルの解除信号が入力されると、OR回路34からの出力信号（Highレベル）により、トランジスタQ2がオンして、コンデンサC2が放電され、頻度監視解除タイマ30からのリセット信号がLowレベルであり、外部から解除信号入力端子4.0に入力される解除信号がHighレベルであるとき、OR回路34からの出力信号（Lowレベル）により、トランジスタQ2がオフして、コンデンサC2が一定の時間数にて充電される。

【0044】そして、このコンデンサC2の充電時に、コンデンサC2の両端電圧V<sub>f</sub>が基準電圧V2に達するまでの間は、コンパレータ32aからLowレベルの保持信号S<sub>g</sub>が出力され、コンデンサC2の両端電圧V<sub>f</sub>が基準電圧V2に達すると（検出すれば、コンデンサC2の充電時間が基準電圧V2に対応した監視時間に達すると）、コンパレータ32aからHighレベルの保持信号S<sub>g</sub>が出力される。

【0045】次に、RSフリップフロップ36は、本発明の頻度監視手段を構成する保持手段に相当するものであり、そのセット端子Sには、頻度監視タイマ32からの

保持信号S<sub>g</sub>が入力される。そして、RSフリップフロップ36は、この保持信号S<sub>g</sub>がHighレベルとなると、セットされると、出力端子QからHighレベルの通電遮断信号S<sub>h</sub>を発生し、これをOR回路38を介して、OR回路21、23及びNOR回路22、24に夫々出力することにより、トランジスタTr1~Tr4を強制的にオフさせる。

【0046】なお、RSフリップフロップ36のリセット端子Rには、外部から解除信号入力端子40に入力された解除信号がNOT回路41を介して入力され、解除信号がLowレベルとなったときにリセットされ、通電遮断信号S<sub>h</sub> (Highレベル) の出力を停止する。また、この通電遮断信号S<sub>h</sub> (Highレベル) をOR回路21、23及びNOR回路22、24に夫々出力するOR回路38の地方の入力端子にも、NOT回路41を介して外部から解除信号入力端子40に入力された解除信号が入力される。

【0047】次に、上記のように構成された本実施例の通電流保護回路の動作を、図2～図4に示すタイムチャートを用いて説明する。なお、以下の説明において、解除信号入力端子40は、Highレベルに保持されているものとす。図2に示す如く、スロット間隔を目標周波数に制御するPWM制御を実行しているときに、例えば、時点t1にて、端子AとDCモータ10とを接続するワイヤハースがGNDに短絡すると、トランジスタTr1に流れる電流が急上昇し、それに伴って抵抗器R<sub>s</sub>の両端電圧V<sub>RS</sub>も急上昇する。そして、この電圧V<sub>RS</sub>が通電流利用の基準電圧V<sub>T</sub>に達すると、コンパレータ26にてその旨(つまり過電流)が検出されて、検出信号S<sub>a</sub>がHighレベルとなる(時点t1)。

【0048】すると、この検出信号S<sub>a</sub>により、RSフリップフロップ28がセットされて、RSフリップフロップ28からHighレベルの通電遮断信号S<sub>c</sub>が出力され、トランジスタTr1、Tr3の駆動信号O1、O3がHighレベルとなって、これら各トランジスタTr1、Tr3がオフ状態となる。この結果、トランジスタTr1は過電流から保護される。

【0049】次に、RSフリップフロップ28は、パルス発生回路12からのパルス信号S<sub>b</sub>によりリセットされることから、時点t1にて一旦過電流保護に入っても、このパルス信号S<sub>b</sub>により設定される保護時間経過後には、通電遮断信号S<sub>c</sub>はLowレベルに復帰する。すなわち、トランジスタTr1は、PWM制御回路12からの出力により再びオン状態になるため、トランジスタTr1に過電流が流れ、その旨がコンパレータ26にて検出されて、RSフリップフロップ28から再度Highレベルの通電遮断信号S<sub>c</sub>が出力されて、トランジスタTr1、Tr3が強制的にオフされる。そして、その後は、RSフリップフロップ28がパルス発生回路12からのパルス信号によりリセットされることから、上記過電流保護動作が

繰返し実行され、トランジスタTr1は周期的にオン/オフされることになる。

【0050】なお、このように時点t1で過電流保護の動作に入ると、DCモータ10は駆動されず、スロット間隔は、アクセルペダルの踏込量に応じた目標周波数となるため、PWM制御回路16からはトランジスタTr4をオンし続けるためのデューティ比100%のパルス幅変調信号が出力され、トランジスタTr3、Tr4の駆動信号O3、O4はHighレベルに保持される。

【0051】一方、上記のように時点t1にてRSフリップフロップ28から通電遮断信号S<sub>c</sub> (Highレベル) が出力されると、頻度監視解除タイマ30内のコンデンサC1が放電され、頻度監視解除タイマ30からの出力(リセット信号S<sub>e</sub>)がLowレベルとなるため、頻度監視タイマ32のコンデンサC2が、このコンデンサC2の容量と抵抗器R2の抵抗値とで決定される一定の時間定数にて充電される。

【0052】またRSフリップフロップ28は、通電遮断信号S<sub>c</sub> (Highレベル) の出力を開始した後、パルス発生回路12からのパルス信号S<sub>b</sub>によりリセットされ、その出力を停止するが、端子AとDCモータ10とを接続するワイヤハースが短絡している場合には、上記のようにコンパレータ26にて過電流が検出されて、再びリセットされ、通電遮断信号S<sub>c</sub> (Highレベル) の出力を短時間で再開する。従って、頻度監視解除タイマ30内のコンデンサC1は、パルス発生回路12からのパルス信号S<sub>b</sub>によりRSフリップフロップ28がリセットされた後、コンパレータ26にて過電流が検出されるまでの短時間の間、コンデンサC1の容量と抵抗器R1の抵抗値とで決定される一定の時間定数にて充電されるものの、その両端電圧V<sub>d</sub>が基準電圧V<sub>1</sub>に達することはない。

【0053】このため、端子AとDCモータ10との間のワイヤハースが短絡して過電流保護回路が過電流保護動作に入ると(時点t1)、その後、頻度監視タイマ32のコンデンサC2の両端電圧V<sub>f</sub>が基準電圧V<sub>2</sub>に到達した所定の監視時間に達した時点t2で、頻度監視タイマ32から保持信号S<sub>g</sub> (Highレベル) が出力されることになる。

【0054】そして、この保持信号S<sub>g</sub>により、RSフリップフロップ36がセットされることから、時点t2以降、OR回路21、23及びNOR回路22、24には、通電遮断信号S<sub>h</sub> (Highレベル) が入力され、駆動回路6を構成する4個のトランジスタTr1~Tr4が全てオフ状態に保持されることになる。

【0055】なお、各トランジスタTr1~Tr4をオフ状態に保持する保持動作は、RSフリップフロップ36が解除信号入力端子40に入力される解除信号がLowレベルとなるまで保持される。つまり、過電流保護回路が各

【0062】一方、本実施例の過電流保護回路において、ノイズ等によって、トランジスタTr1に過電流が流れ、コンパレータ26にてその旨が判定された場合には、上記と同様に、トランジスタTr1、Tr3を強制的にオフする過電流保護に入ると、こうした一時的な異常発生時には、過電流保護に入っても直ぐに正常に復帰し、その後正常状態が継続されることになる。

【0063】そして、本実施例の過電流保護回路では、図4に示す如く、正常復帰してからの経過時間(時点t2以降の経過時間)は、RSフリップフロップ28が通電遮断信号S<sub>c</sub> (Highレベル) の出力を解除した後、経過時間をコンデンサC1への充電により計時する頻度監視解除タイマ30にて計時され、その計時時間が解除時間に達して、そのコンデンサC1の両端電圧V<sub>d</sub>が基準電圧V<sub>1</sub>以上になると(時点t22)、頻度監視タイマ32にリセット信号S<sub>e</sub> (Highレベル) が入力されて、トランジスタQ2がオンし、頻度監視タイマ32内のコンデンサC2が速やかに放電される。

【0064】そして、この状態は、コンパレータ26にて次に過電流が検出されて、RSフリップフロップ28から通電遮断信号S<sub>c</sub>が出力されるまで、継続される。従って、本実施例の過電流保護回路によれば、ノイズ等によってトランジスタTr1に過電流が流れた場合のように、一時的な異常発生時には、トランジスタTr1~Tr4をオフ状態に保持する保持動作に移行することなく、DCモータ10を継続して駆動制御することができるようになる。

【0065】なお、図5に示すように、頻度監視タイマ32においてコンデンサC2の両端電圧V<sub>1</sub>が基準電圧V<sub>2</sub>に達するまでの監視時間Δt2が、頻度監視解除タイマ30においてコンデンサC1の両端電圧V<sub>d</sub>が0Vから基準電圧V<sub>1</sub>に達するまでの解除時間Δt1に、過電流検出後にRSフリップフロップ28が通電遮断信号S<sub>c</sub>を出力する保持時間Δt<sub>d</sub>を加えた時間(Δt1+Δt2)よりも短い場合には、リセット信号S<sub>e</sub>によって頻度監視タイマ32をリセット(つまりリコンデンサC2を充電)することができ、過電流を1回検出しただけで各トランジスタTr1~Tr4をオフ状態に保持する保持動作に入ってしまうことになる。

【0066】従って、本実施例の過電流保護回路を実現する際には、頻度監視解除タイマ30及び頻度監視タイマ32においてコンデンサC1、C2を充電する際の時間定数、つまりコンデンサC1、C2の容量及び抵抗器R1、R2の抵抗値を、少なくとも、監視時間Δt2が、解除時間Δt1に保持時間Δt<sub>d</sub>を加えた時間(Δt1+Δt2)よりも長くする(Δt1+Δt2)＜Δt2)ように、設定する必要がある。

【0067】そして、保持時間Δt<sub>d</sub>は、パルス発生回路12からのパルス信号S<sub>b</sub>により決定されることから、より確実には、少なくとも、監視時間Δt2が、解

除時間 $\Delta t1$ にパルス発生回路12からのパルス信号Sbの発生周期(換言すれば駆動装置側のPWM信号の発生周期) $\Delta t1R$ を加えた時間 $(\Delta t1 + \Delta t1R)$ よりも長くなる $(\Delta t1 + \Delta t1R) < \Delta t2$ のように、頻度監視解除タイマ30及び頻度監視タイマ32内のコンデンサC1、C2の充電時定数を設定すればよい。

【0068】以上、本発明の一実施例について説明したが、本発明は、上記実施例に限定されるものではなく、種々の態様を採ることができる。例えば、上記実施例では、バッテリ2側の通電経路に電流検出用の抵抗器Rsを設けることにより、Hブリッジを構成する正極側のトランジスタTr1、Tr3に流れる通電電流を検出できるようにし、通電検出時には、このトランジスタTr1、Tr3を同時に強制オフして、通電電流から保護するものについて説明したが、図6に示すように、DCモータ10の通電経路のGND側にも電流検出用の抵抗器RSGを設け、この両端電圧VRSGと基準電圧VTCとを検出手段としてコンパレータ52にて判定し、VRSG  $\geq$  VTCであると、保護手段としてのRSフリップフロップ54をセットして、RSフリップフロップ54からの通電遮断信号T2、Tr4を強制オフするようには、端子A或いは端子BとDCモータ10とを接続するワイヤハーネスがバッテリ2の正極端子側に短絡した場合にトランジスタTr2、Tr4に流れる通電電流を検出して、これらトランジスタTr2、Tr4を通電電流から保護することも可能になる。

【0069】そしてこの場合、RSフリップフロップ28からの通電遮断信号Scと、RSフリップフロップ54からの通電遮断信号とを、OR回路56を介して、頻度監視解除タイマ30を入力するようにすれば、端子A或いは端子BとDCモータ10とを接続するワイヤハーネスが、GNDに短絡した場合であっても、またバッテリ2の正極端子側に短絡した場合であっても、その短絡異常を判定して、各トランジスタTr1~Tr4をオフ状態に保持する保護動作に移行することができるようになり、各トランジスタTr1~Tr4により構成した通電電流から保護することが可能になる。

【0070】なお、図6は、図1に示した上記実施例の駆動装置に、上記説明した抵抗器RSG、コンパレータ52、RSフリップフロップ54、OR回路56を設けた駆動装置を被わし、これら各部以外の構成は、図1と全く同様であるため、詳細な説明は省略する。

【0071】一方、このように通電経路のGND側にも通電検出用の抵抗器RSGを設けて、ワイヤハーネスがバッテリ2の正極端子側に短絡した際の通電電流保護をも良好に実行できるようにした場合、保護手段としてのコンパレータ26、54から出力される通電遮断信号をOR回路56を介して頻度監視解除タイマ30に入力する必要はあるが、例えば、こうした通電遮断回路を含む

駆動装置を1C化する場合には、端子配列等の影響で、RSフリップフロップ28、54からの出力と頻度監視解除タイマ30付近に設けたOR回路56とを接続する配線を形成することが極めて難しくなることも考えられる。

【0072】そこで、このような場合には、例えば図7に示す如く、コンパレータ26、52からの出力、及び、パルス発生回路12からの出力を、夫々、頻度監視解除タイマ30近傍まで配線すると共に、頻度監視解除タイマ30近傍に、OR回路56と、RSフリップフロップ60とを設け、コンパレータ26、52からの出力(つまり通電検出信号)をOR回路56に入力し、更に、このOR回路56の出力をRSフリップフロップ60のセット端子S1に、パルス発生回路12からの出力をRSフリップフロップ60のリセット端子R1に、夫々入力して、RSフリップフロップ60の出力を、頻度監視解除タイマ30に入力するようにしてもよい。

【0073】つまり、本実施例の通電流保護回路は、このように構成しても、頻度監視解除タイマ30にて正常時の動作時間を計時することができるため、図6に示した装置と同様の効果を得ることができる。そして、この場合、通電流保護回路を含む駆動装置を1C化する際には、RSフリップフロップ28、54からの出力を頻度監視解除タイマ30付近まで配線する必要はないため、RSフリップフロップ60を別途設ける必要があるものの、1C化を容易に図ることができるようになる。なお、こうした1C化のための回路変更は一例であって、実際に駆動装置を構成する上で、製造コスト、1Cの大きさ等を考慮して適宜行なえばよい。

【0074】また次に、上記実施例では、頻度監視解除タイマ30、及び頻度監視タイマ32に、夫々、コンデンサC1、C2の充電回路によって、解除時間、監視時間を夫々計時するタイマ回路を用いるものとして説明したが、これら各タイマ30、32には、外部から所定期間で入力されるクロック信号をカウントして、そのカウント値から時間を計時するデジタルタイマを使用することもできる。

【0075】そして、例えば、頻度監視解除タイマ30をデジタルタイマで実現する場合には、図8(a)に示すように、デジタルタイマのクリア端子CLRに、RSフリップフロップ28から出力される通電遮断信号Scを入力し、デジタルタイマのクロック端子CLKにパルス発生回路12から周期的に出力されるパルス信号Sbを入力するようにし、デジタルタイマを、パルス信号Sbのカウント値が所定値(例えば値4)に達した時点で、出力端子Qからリセット信号Se (Highレベル)を出力するように構成すればよい。

【0076】つまり、頻度監視解除タイマ30をこのように構成した場合、図8(b)に示すように、頻度監視解除タイマ30は、RSフリップフロップ28から通電

遮断信号Se (Highレベル)が出力される度にクリアされ、RSフリップフロップ28からの通電遮断信号Scの出力が停止して、その停止時間から、パルス発生回路12からパルス信号Sbが所定数(例えば4個)出力される時間に達した時点(図に示す④)で、Highレベルのリセット信号Seを出力するようになる。

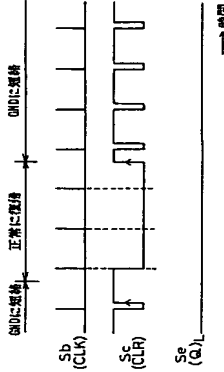
【0077】従って、図9に示すように、ワイヤハーネスがGNDに短絡している場合に、その短絡状態が間欠的に解消されるような場合であっても、その正常復帰時間が、パルス発生回路12から出力されるパルス信号Sbの所定数分(つまり解除時間)に達しない場合には、出力端子Qからリセット信号Se (Highレベル)が出力されることはなく、上記実施例と同様、頻度監視タイマ32による計時を継続させることができる。

【0078】一方、上記実施例では、DCモータ10の駆動装置に本発明の通電流保護回路を適用した場合について説明したが、本発明は、トランジスタ、サイリスタ等のスイッチング素子をオン/オフさせて、電気負荷の通電・非通電を切り換える駆動装置であれば、例えば、DCモータやソレノイド等のアクチュエータを駆動する駆動装置であっても、またDC-DCコンバータ等の電圧用の駆動装置であっても、適用することができ、【0079】また更に、上記実施例では、トランジスタの通電電流を検出するために、電気負荷(つまりDCモータ)の通電経路に設けた抵抗器を用いて、トランジスタに流れる電流を検出するように構成したが、電気負荷駆動用のスイッチング素子として使用した所謂パワートランジスタには、電流検出用の抵抗器や通電電流による発熱を検出する温度センサを内蔵したものもあるため、こうしたトランジスタの通電流保護を行なう際には、電気負荷の通電経路に電流検出用抵抗器を設ける必要はなく、そのトランジスタの電流検出機能を利用して、通電電流を検出することができる。

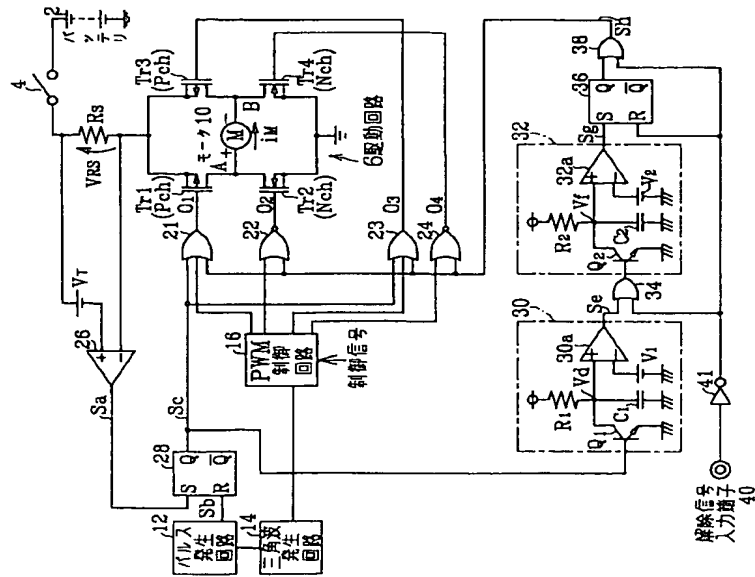
【図面の簡単な説明】

【図1】 実施例の通電流保護回路を備えたDCモータ

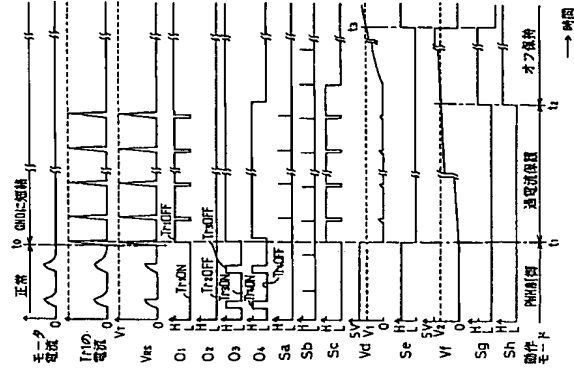
【図9】



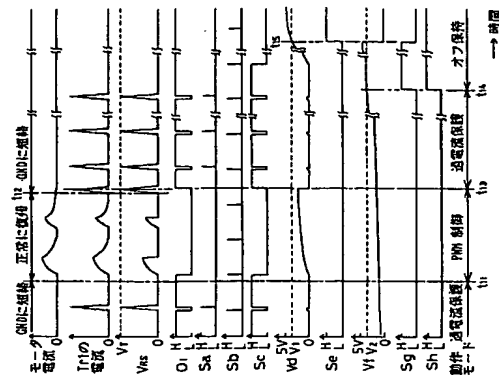
【図1】



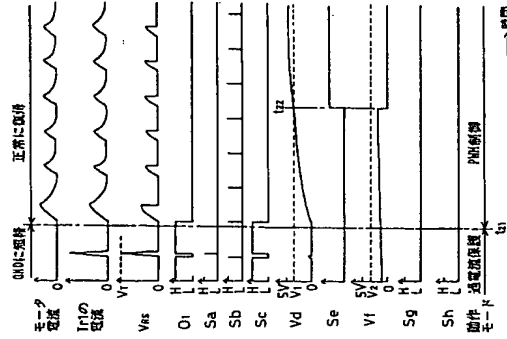
【図2】



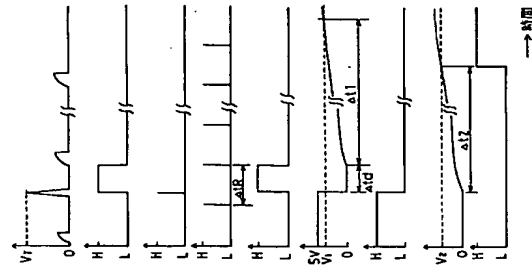
【図3】



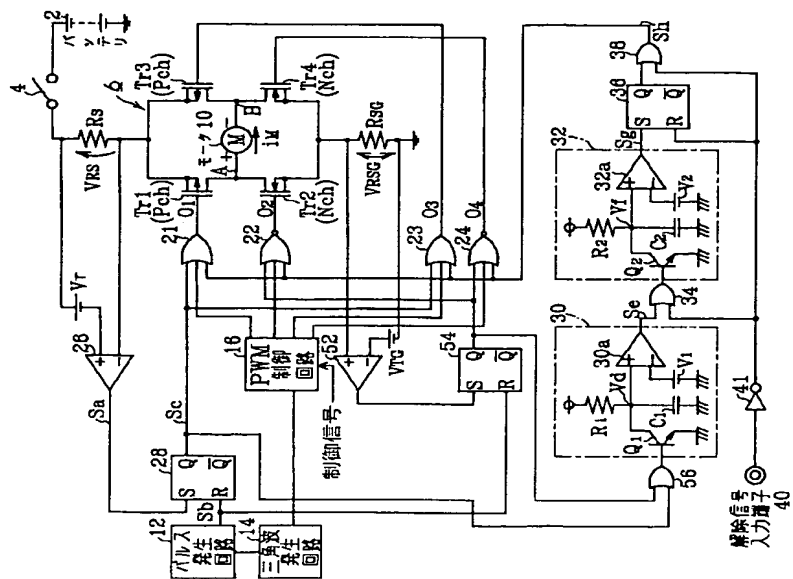
【図4】



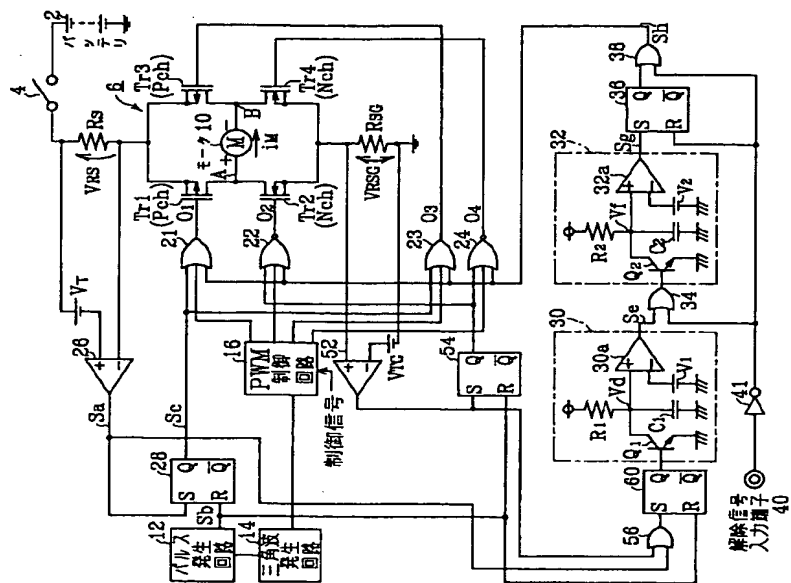
【図5】



【図6】

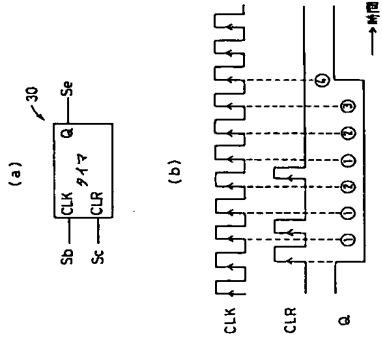


【图7】





【図8】



フロントページの続き

(51) Int. Cl. <sup>6</sup> H 0 2 P 3 / 0 8	識別記号 片内整理番号	F I H 0 2 P 3 / 0 8	技術表示箇所 A
---	----------------	------------------------	-------------

**THIS PAGE BLANK (USPTO)**